

# BMR0101

BMR0101は、マイクロコンピュータやロジックのシステムに於いて、電源投入時、電源瞬断時に指定の電源電圧を検知し、確実にそのシステムにリセットをかける機能をもったICです。

光電子工業研究所が開発したコンパレータ機能をもったヒステリシストランジスタを回路の中枢に置くことによりハイコストパフォーマンスを実現しています。

BMR0101 is the low reset type of IC that guarantee to set again micro computers or logic systems by detecting the intermittent of fluctuating power supply voltage during normal use or switching on/off of the equipments.

A comparator type of hysteresis transistor developed by KODENSHI is built in the IC, so that BMR-0101 is very cost effective components.

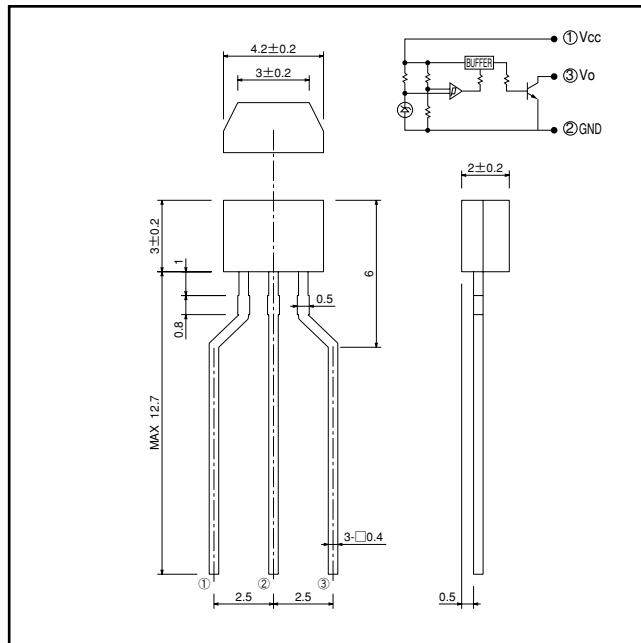
## ■特長 FEATURES

- 低消費電流( $I_{CCH}=130\ \mu A$  TYP.)
- 動作電圧が低い( $V_{OPL}=1.3V$  TYP.)
- 出力トランジスタの電流が大きい( $I_{OL}=20mA$  TYP.)
- 検出電圧にヒステリシスを設けています( $\Delta V_s=100mV$  TYP.)
- Low current consumption
- Low operation voltage
- High current of output transistor
- Hysteresis circuit built in

## ■用途 APPLICATIONS

- 携帯電話、ワープロ、TV、VTR等のマイコン周辺回路
- 一般的なロジック回路
- 携帯電話、ノートパソコン等のバッテリー電圧低下検出
- バックアップ電源の切り換え
- Micro computer circuits in mobile phones, word processors, TVs, VCRs etc.
- General logic circuits
- Detection of voltage drop in batteries of note personal computers, mobile phones
- Switching to backup power supply

## ■外形寸法 DIMENSIONS (Unit : mm)



## ■最大定格 MAXIMUM RATINGS

(Ta=25°C)

Item	Symbol	Rating	Unit
電源電圧 Supply voltage	V <sub>cc</sub>	-0.3~+10.0	V
許容損失 Power dissipation	P <sub>D</sub>	200	mW
動作温度 Operating temp.	Toopr.	-20~+75	°C
保存温度 Storage temp.	Tstg.	-40~+125	°C
半田付温度 Soldering temp. *1	Tsol.	260	°C

\*1. リード根元より2mm離れたところで  $t \leq 5sec$ .

5sec at location of 2mm away from lead bottom.

## ■電気的光学的特性 ELECTRO-OPTICAL CHARACTERISTICS

(V<sub>cc</sub>=5V, Ta=25°C)

Item	Symbol	Conditions	Min.	Typ.	Max.	Unit.
検出電圧 Detecting Voltage	BMR-0101C	R <sub>L</sub> =470 Ω, V <sub>cc</sub> =H→L, V <sub>OL</sub> ≤0.4V	4.3	4.5	4.7	V
	BMR-0101D		4.0	4.2	4.4	
	BMR-0101E		3.7	3.9	4.1	
	BMR-0101F		3.4	3.6	3.8	
	BMR-0101G		3.1	3.3	3.5	
	BMR-0101H		2.9	3.1	3.3	
	BMR-0101I		2.75	2.9	3.05	
	BMR-0101J		2.55	2.7	2.85	
	BMR-0101K		2.35	2.5	2.65	
	BMR-0101L		2.15	2.3	2.45	
ヒステリシス電圧 Hysteresis voltage	△V <sub>s</sub>	R <sub>L</sub> =470 Ω, V <sub>cc</sub> =L→H→L	40	100	300	mV
検出電圧温度係数 Temperature coefficient of detecting voltage	V <sub>s</sub> /△T	R <sub>L</sub> =470 Ω, Ta=-20~75°C	—	±0.01	—	%/°C
ローレベル出力電圧 Low level output voltage	V <sub>OL</sub>	R <sub>L</sub> =470 Ω, V <sub>cc</sub> =V <sub>s</sub> Min.	—	0.1	0.4	V
ON時回路電流 Circuit current at ON	I <sub>CCL</sub>	R <sub>L</sub> =∞ Ω, V <sub>cc</sub> =V <sub>s</sub> Min.	—	230	380	μA
OFF時回路電流 Circuit current at OFF	I <sub>CCH</sub>	R <sub>L</sub> =∞ Ω, V <sub>cc</sub> =5.0V	—	130	200	μA
動作限界電圧 Threshold operating voltage	V <sub>OPL</sub>	R <sub>L</sub> =4.7kΩ, V <sub>OL</sub> ≤0.4V	—	1.3	1.5	V
ON時出力電流1 Output current at ON 1	I <sub>OL1</sub>	R <sub>L</sub> =0 Ω, V <sub>cc</sub> =V <sub>s</sub> Min.	10	20	—	mA
ON時出力電流2 Output current at ON 2	I <sub>OL2</sub>	R <sub>L</sub> =0 Ω, Ta=-20~75°C	5	—	—	mA
L→H伝搬時間 Transmission delay time	t <sub>PLH</sub>	R <sub>L</sub> =4.7kΩ, C <sub>L</sub> =100pF	—	12	35	μsec
H→L伝搬時間 Transmission delay time	t <sub>PHL</sub>	R <sub>L</sub> =4.7kΩ, C <sub>L</sub> =100pF	—	2	7	μsec

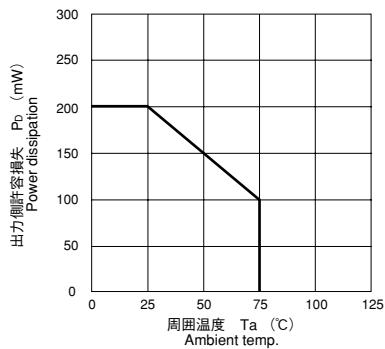
本資料に記載しております内容は、技術の改良、進歩等によって予告なしに変更されることがあります。ご使用に際には、仕様書をご用命のうえ、内容確認をお願い致します。

# システムリセットIC SYSTEM RESET IC

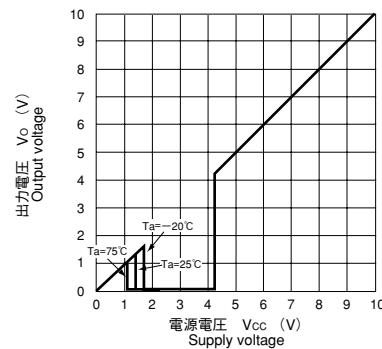
## BMR0101

KODENSHI CORP.

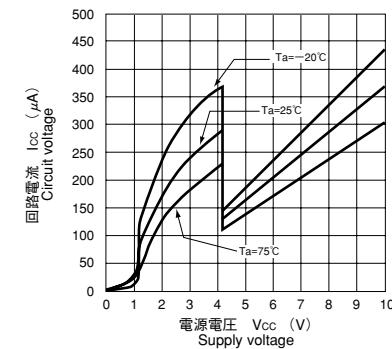
■出力側許容損失／周囲温度特性  $P_D/T_a$



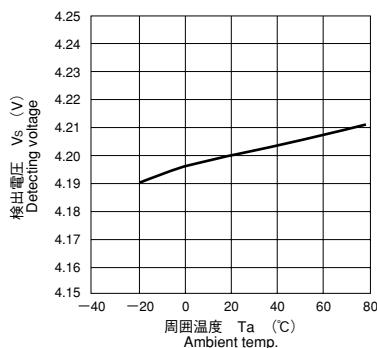
■出力電圧／電源電圧特性  $V_o/V_{cc}$



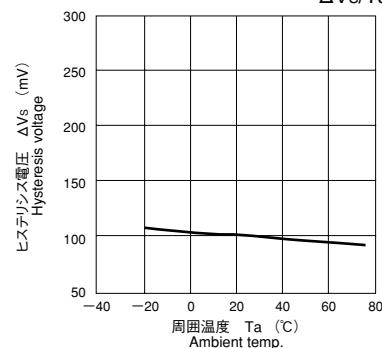
■回路電流／電源電圧特性  $I_{cc}/V_{cc}$



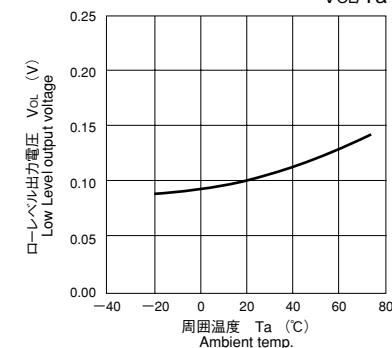
■検出電圧／周囲温度特性  $V_s/T_a$



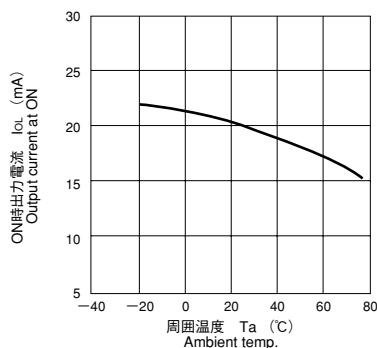
■ヒステリシス電圧／周囲温度特性  $\Delta V_s/T_a$



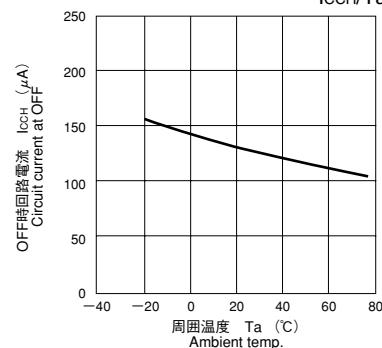
■ローレベル出力電圧／周囲温度特性  $V_{OL}/T_a$



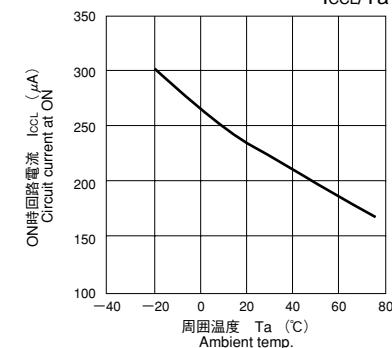
■ON時出力電流／周囲温度特性  $I_{OL}/T_a$



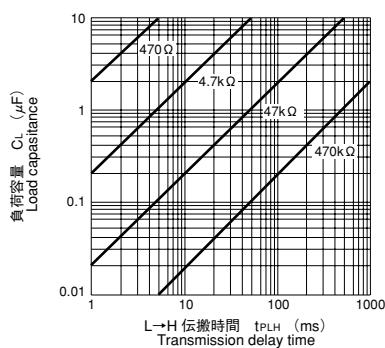
■OFF時回路電流／周囲温度特性  $I_{CCH}/T_a$



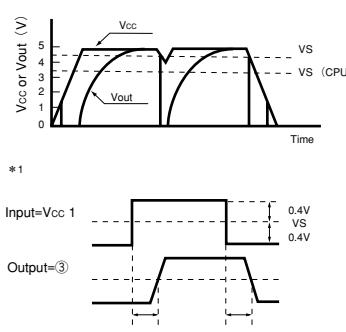
■ON時回路電流／周囲温度特性  $I_{CCL}/T_a$



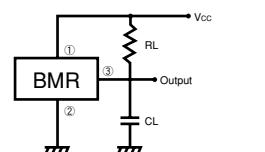
■負荷容量(負荷抵抗)／L→H伝搬時間  $C_L/t_{PLH}$



■タイミングチャート



■応用回路例



Vcc: CPU, MPU等のリセットスレッシュホールド電圧

CL:  $\mu$ F

RL: k $\Omega$

注意: Vccラインのインピーダンスが高く、電源ラインが不安定な場合と、電源リップルが多い場合は、ICの①②端子間にコンデンサを接続して下さい。